

<b>Modulbezeichnung</b>		<b>Kurzbezeichnung</b>
Rechnerarchitektur		10-I=RAK-141-m01
<b>Modulverantwortung</b>		<b>anbietende Einrichtung</b>
Inhaber/-in des Lehrstuhls für Informatik V		Institut für Informatik
<b>ECTS</b>	<b>Bewertungsart</b>	<b>zuvor bestandene Module</b>
5	numerische Notenvergabe	--
<b>Moduldauer</b>	<b>Niveau</b>	<b>weitere Voraussetzungen</b>
1 Semester	grundständig	--
<b>Inhalte</b>		
Befehlssatzarchitekturen, Befehlsverarbeitung durch Pipelining, Statisches und dynamisches Instruction Scheduling, Caches, Vektorprozessoren, Mehrkernprozessoren		
<b>Qualifikationsziele / Kompetenzen</b>		
Die Studierenden beherrschen die wichtigsten Techniken beim Entwurf schneller Rechner und deren Wechselwirkung mit Compilern und Betriebssystemen.		
<b>Lehrveranstaltungen</b> (Art, SWS, Sprache sofern nicht Deutsch)		
V + Ü (keine Angaben zu SWS und Sprache verfügbar)		
<b>Erfolgsüberprüfung</b> (Art, Umfang, Sprache sofern nicht Deutsch / Turnus sofern nicht semesterweise / Bonusfähigkeit sofern möglich)		
Klausur (ca. 60-120 Min.). Klausur kann nach Ankündigung des Dozenten bzw. der Dozentin zu Veranstaltungsbeginn durch eine mündliche Einzelprüfung (ca. 20 Min.) oder mündliche Gruppenprüfung (zu zweit ca. 30 Min.) ersetzt werden. Prüfungssprache: Deutsch, Englisch		
<b>Platzvergabe</b>		
--		
<b>weitere Angaben</b>		
--		
<b>Bezug zur LPO I</b>		
--		
<b>Verwendung des Moduls in Studienfächern</b>		
Master (1 Hauptfach) Informatik (2014)		