

<b>Modulbezeichnung</b>		<b>Kurzbezeichnung</b>
Eingebettete Systeme		10-I=ES-141-m01
<b>Modulverantwortung</b>		<b>anbietende Einrichtung</b>
Inhaber/-in des Lehrstuhls für Informatik V		Institut für Informatik
<b>ECTS</b>	<b>Bewertungsart</b>	<b>zuvor bestandene Module</b>
8	numerische Notenvergabe	--
<b>Moduldauer</b>	<b>Niveau</b>	<b>weitere Voraussetzungen</b>
1 Semester	weiterführend	--
<b>Inhalte</b>		
Modelle eingebetteter Systeme, Implementierungstechniken (ASIC, AISIP, Mikrocontroller), Verifikation eingebetteter Systeme, Ablaufplanung statisch, periodisch und dynamisch, Bindungsprobleme Hardwaresynthese, Softwaresynthese.		
<b>Qualifikationsziele / Kompetenzen</b>		
Die Studierenden sind mit den technischen Möglichkeiten zum Entwurf eingebetteter Systeme vertraut und beherrschen die wichtigsten Techniken zur Modellierung, Verifikation und Optimierung solcher Systeme in Hardware wie in Software.		
<b>Lehrveranstaltungen</b> (Art, SWS, Sprache sofern nicht Deutsch)		
V + Ü (keine Angaben zu SWS und Sprache verfügbar)		
<b>Erfolgsüberprüfung</b> (Art, Umfang, Sprache sofern nicht Deutsch / Turnus sofern nicht semesterweise / Bonusfähigkeit sofern möglich)		
Klausur (60-120 Min.). Klausur kann nach Ankündigung des Dozenten bzw. der Dozentin zu Veranstaltungsbeginn durch eine mündliche Einzelprüfung (ca. 20 Min.) oder mündliche Gruppenprüfung (zu zweit ca. 30 Min.) ersetzt werden. Prüfungssprache: Deutsch, Englisch		
<b>Platzvergabe</b>		
--		
<b>weitere Angaben</b>		
--		
<b>Bezug zur LPO I</b>		
--		
<b>Verwendung des Moduls in Studienfächern</b>		
Master (1 Hauptfach) Informatik (2014)		